



INTCON (0Bh) Interrupt Control Controlador de Interrupções

7								0
GIE	PEIE	TOIE	INTE	RBIE	TOIF	INTF		RBIF

GIE: bit de habilitação global das interrupções

Habilitadores de interrupções

PEIE: habilitação das interrupções de periféricos

TOIE: bit de habilitação da interrupção de overflow de TMR0

INTE: bit de habilitação da interrupção RB0/INT de overflow de TMR0

RBIE: bit de habilitação da interrupção de mudança de estado de PORTB

Sinalizadores (FLAGS) da ocorrência de interrupção

TOIF: flag da interrupção de overflow de TMR0 por software

INTF: flag da interrupção RB0/INT

RBIF: flag da interrupção da mudança de estado da PORTB (RB7)

NOTA 1: As interrupções são habilitadas quando o bit estiver em 1

NOTA 2: Os flags devem ser *ressetados* por software após o atendimento da interrupção, para que não ocorra um novo chamado de interrupção.



PIE 1 (8Ch) Peripheral Interrupt Enable 1 Habilitador de Interrupção de Periféricos 1

7							0
PSPIE	ADIE	RCIE	TXIE	SSPIE	CCP1IE	TMR2IE	TMR1IE

PSPIE : Bit de habilitação da interrupção de leitura/escrita da Porta Paralela Escrava (SPP).

ADIE : Bit de habilitação da interrupção de final de conversão A/D.

RCIE : Bit de habilitação da interrupção de recepção da USART.

TXIE : Bit de habilitação da interrupção de transmissão da USART.

SSPIE : Bit de habilitação da interrupção da Porta Serial Síncrona .

CCP1IE : Bit de habilitação da interrupção do módulo CCP1

TMR2IE : Bit de habilitação da interrupção de comparação do TMR2 com PR2

TMR1IE : Bit de habilitação da interrupção de estouro do TMR1.

NOTA 1: As interrupções são habilitadas quando o bit estiver em 1

NOTA 2: Para que estas interrupções estejam habilitadas é necessário que o bit PEIE do registrador INTCON esteja em '1'.



PIR1 (0Ch) Peripheral Interrupt Register 1 Registrador de Interrupção de Periféricos 1

7	0						
PSPIF	ADIF	RCIF	TXIF	SSPIF	CCP1IF	TMR2IF	TMR1IF

PSPIF : 1 = Ocorreu uma operação de leitura ou escrita na SPP
0 = Não ocorreu leitura ou escrita

ADIF : 1 = Conversão A/D completa
0 = Conversão A/D em progresso

RCIF : 1 = O *buffer* de recepção da UART está cheio.
0 = O *buffer* de recepção da UART está vazio.

TXIF : 1 = O *buffer* de transmissão da UART está vazio.
0 = O *buffer* de transmissão da UART está cheio.

SSPIF : Flag da interrupção da Porta Serial Síncrona .

CCP1IF : Flag da interrupção do módulo CCP1

TMR2IF : 1 = TMR2 assumiu mesmo valor do PR2
0 = TMR2 com valor diferente de PR2

TMR1IF : 1 = Ocorreu estouro do TMR1
0 = Não ocorreu estouro do TMR1

NOTA : os flags TMR1IF, TMR2IF, CCP1IF, SSPIF E PSPIF devem ser zerados por software



PIE2 (8Dh) Peripheral Interrupt Enable 2 Habilitador de Interrupção de Periféricos 2

7								0
0	0	0	EEIE	BCLIE	0	0	CCP2IE	

EEIE : Bit de habilitação da interrupção de escrita da memória EEPROM

BCLIE : Bit de habilitação da interrupção de colisão no barramento I2C.

CCP2IE : Bit de habilitação da interrupção do módulo CCP2

NOTA 1: As interrupções são habilitadas quando o bit estiver em 1

NOTA 2: Para que estas interrupções estejam habilitadas é necessário que o bit PEIE do registrador INTCON esteja em '1'.



PIR2 (0Dh) Peripheral Interrupt Register 2 Registrador de Interrupção de Periféricos 2

7							0
0	0	0	EEIF	BCLIF	0	0	CCP2IF

EEIF 1 = Terminou a gravação dos dados na memória E2PROM
0 = A operação de escrita não foi completada ou não foi iniciada

BCLIF 1 = TMR2 assumiu mesmo valor do PR2
0 = TMR2 com valor diferente de PR2

CCP2IF : Flag da interrupção do módulo CCP2

NOTA : os flags EEIF e CCP2IF devem ser zerados por software