



STATUS (03h) Registrador de Status

7							0
IRP	RP1	RP0	\overline{TO}	\overline{PD}	Z	DC	C

IRP: Bit de Seleção de banco para endereçamento indireto.

0 – banco 0,1 (00h – FFh)

1 – banco 2,3 (100h – 1FFh)

RP1:RP0: Bits de seleção de banco para endereçamento direto

00 – banco 0 (00h – 7Fh)

01 – banco 1 (80h – FFh)

10 – banco 2 (100h – 17Fh)

11 – banco 3 (180h – 1FFh)

\overline{TO} : Time-out bit: bit somente de leitura

0 – indica que ocorreu um reset provocado pelo watchdog timer

1 – Depois de power-up, CLRWDT ou SLEEP

\overline{PD} : Power-down bit: bit somente de leitura

0 – Indica que o processador voltou do estado de SLEEP

1 – Depois de power-up ou CLRWDT

Z: Zero bit

0 – Se o resultado de uma operação for diferente de zero

1 – Se o resultado de uma operação aritmética for 0

DC: Digit carry/borrow bit

0 – Não ocorreu um carry-out (vai-um) do quarto bit do resultado

1 – Ocorreu um carry-out(vai-um) do quarto bit do resultado

C: Carry/borrow bit

0 – Não ocorreu um carry-out (vai-um) no resultado

1 – Ocorreu um carry-out no resultado

NOTA 1: : quando o bit de carry assume o significado de borrow (vem-um) em operações SUB, o significado do bit é invertido

0 – Ocorreu um borrow-in (vem-um) no resultado

1 – Ocorreu um borrow-in (vem-um) no resultado



FUNDAÇÃO ESCOLA TÉCNICA LIBERATO SALZANO VIERA DA CUNHA
Pic 16F877-Registadores de Uso Especial Prof.: Marcos Zuccolotto



PCON (8Eh) Power Control



POR: Bit de Status do Power-On Reset

1 = Conversão A/D completa

0 = Conversão A/D em progresso

BOR : Bit de Status do Brown-Out Reset

1 = Não ocorreu reset por Brown-Out

0 = Ocorreu um reset por Brown-Out

NOTA 1: Os flags devem ser ligados por software para a detecção do evento considerado



OPTION_REG (81H) Registrador de opções



RBPU: bit de habilitação de pull-up da PORTB

- 0 – habilitado
- 1 – desabilitado

INTEDG: seleção do modo de ativação da interrupção RB0/INT

- 0 – interrupção numa borda de descida do pino RB0/INT
- 1 – interrupção numa borda de subida do pino RB0/INT

T0CS: bit de seleção da fonte de sinal de clock para TRM0

- 0 – clock interno do PIC
- 1 – transição do pino RA4/T0CKI

T0SE: bit que configura o modo de ativação por borda para TRM0

- 0 – incremento em uma transição de 0 para 1 em RA4/T0CKI
- 1 – incremento em uma transição de 1 para 0 em RA4/T0CKI

PSA: bit de designação do prescaler (divisor)

- 0 – prescaler designado ao TRM0
- 1 – prescaler designado ao WDT

PS2: PS0: bits de seleção da taxa de divisão

PS2:PS0	000	001	010	011	100	101	110	111
TMRO	1:2	1:4	1:8	1:16	1:32	1:64	1:128	1:256
WDT	1:1	1:2	1:4	1:8	1:16	1:32	1:64	1:128

NOTA : Quando algum bit da porta B for utilizada com entrada, o “pull-up” é automaticamente desabilitado